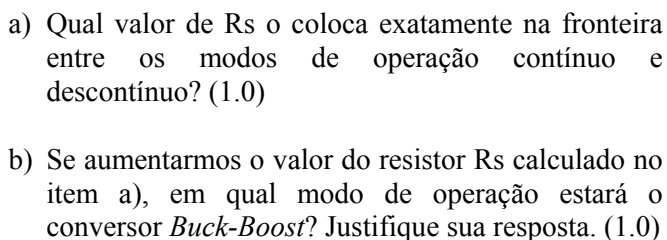


- Calcular L1 para que a frequência da portadora seja 90MHz. (1.0)
- Calcular R1 para que a frequência de corte superior da função de transferência  $V_a/V_{in}$  seja aproximadamente 100kHz. Considere C4 e C5 capacitores de *bypassing* nesta frequência. (1.0)
- Calcular C4 e C5 para que a pré-ênfase se dê em 2kHz e a frequência de corte inferior do sinal modulador (áudio) seja de 50Hz. (1.0)

$$C_{b'e} = 10 \text{ pF} \text{ e } C_{b'e} = 5 \text{ pF}.$$


Tensão de condução do transistor Q1,  $V_T = 0V$ .

